PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2003-227543

(43) Date of publication of application: 15.08.2003

(51)Int.CI.

F16F 15/03

(21)Application number: 2002-026531

(71)Applicant: FOUNDATION FOR THE

PROMOTION OF INDUSTRIAL

SCIENCE

KAYABA IND CO LTD

(22)Date of filing:

04.02.2002

(72)Inventor: SUDA YOSHIHIRO

HIO KOJI

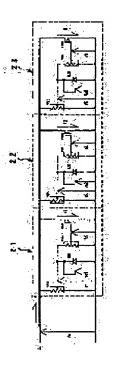
KONDO TAKAHIRO YAMAGATA HIDEKI

(54) ELECTROMAGNETIC DAMPER CONTROL DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an electromagnetic damper control device which needs no external power source and applies a desired damping force to an electromagnetic damper.

SOLUTION: In this electromagnetic damper control device for the electromagnetic damper in which a first member to which a magnet is mounted and a second member to which a solenoid is mounted are relatively rotatably combined, and an electromagnetic force induced by the solenoid by the relative rotary motion of the first member and the second member is used as a motion damping force, a current limit element operated by a voltage generated at the solenoid by the relative rotary motion of the first member and the second member is provided, and the current limit element controls an electric current flowing through the solenoid based on the voltage generated at the solenoid so as to control the damping force of the electromagnetic damper.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

Best Available Copy

[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2003-227543 (P2003-227543A)

(43)公開日 平成15年8月15日(2003.8.15)

(51) Int.Cl.7

識別記号

 \mathbf{F} I

テーマコート*(参考)

F16F 15/03

F16F 15/03

G 3J048

審査請求 未請求 請求項の数8

OL (全 14 頁)

(21)出願番号

特顧2002-26531(P2002-26531)

(22)出顧日

平成14年2月4日(2002.2.4)

(71)出願人 801000049

財団法人生産技術研究奨励会

東京都目黒区駒場四丁目6番1号

(71)出願人 000000929

カヤパ工業株式会社

東京都港区浜松町2丁目4番1号 世界貿

易センタービル

(72) 発明者 須田 義大

東京都大田区田園調布二丁目33番4号

(74)代理人 100075513

弁理士 後藤 政喜 (外1名)

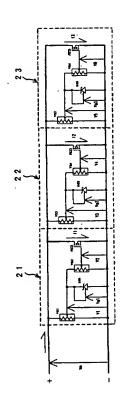
最終頁に続く

(54)【発明の名称】 電磁ダンパ制御装置

(57)【要約】

【課題】 外部からの電源を必要とせず、電磁ダンパに 所望の減衰力を与えることができる電磁ダンパ制御装置 を提供する。

【解決手段】 磁石が取り付けられた第1部材と、ソレノイドが取り付けられた第2部材とが相対回転可能に組み合わされ、前記第1部材と前記第2部材との相対回転運動によってソレノイドにより誘起される電磁力を運動減衰力として利用する電磁ダンバ用の電磁ダンバ制御装置において、前記第1部材と前記第2部材との相対回転運動により前記ソレノイドに生じる電圧によって動作する電流制限素子を設け、前記電流制限素子は、前記ソレノイドに生じる電圧に基づいて、前記ソレノイドに流れる電流を所定の値に制御して、前記電磁ダンバの減衰力を制御することを特徴とする。



【特許請求の範囲】

【請求項1】磁石が取り付けられた第1部材と、ソレノイドが取り付けられた第2部材とが相対回転可能に組み合わされ、前記第1部材と前記第2部材との相対回転運動によってソレノイドにより誘起される電磁力を運動減衰力として利用する電磁ダンパ用の電磁ダンパ制御装置において

前記第1部材と前記第2部材との相対回転運動により前 記ソレノイドに生じる電圧によって動作する電流制限素 子を設け、

前記電流制限素子は、前記ソレノイドに生じる電圧に基づいて、前記ソレノイドに流れる電流を所定の値に制御して、前記電磁ダンパの減衰力を制御することを特徴とする電磁ダンパ制御装置。

【請求項2】前記電磁ダンパ制御装置は、前記電流制限 素子を備えた電流制限回路が複数並列に接続されて構成 され、

前記電流制限回路は、前記ソレノイドに流れる電流を所 定の値に制御する電圧が異なって設定されていることを 特徴とする請求項1に記載の電磁ダンパ制御装置。

【請求項3】前記電磁ダンパ制御装置は、定電圧を生成する定電圧素子と、前記ソレノイドに流れる電流を一定の値に制御する電流制限素子とを備えた電流制限回路を含んで構成され、

前記ソレノイドに生じる電圧が所定の値に至ると前記定 電圧素子が生成する一定の電圧を前記電流制限素子に加 えて、前記電流制限素子に流れる電流を一定の値に制御 することを特徴とする請求項1又は2に記載の電磁ダン パ制御装置。

【請求項4】前記定電圧素子はシャントレギュレータで 30 構成され、前記電流制限素子は電界効果トランジスタで 構成されており、

前記ソレノイドに生じる電圧が所定の値を超えると前記シャントレギュレータによって定電圧が生成され、該定電圧を前記電界効果トランジスタのゲートに加えて、前記電流制限素子のソース・ドレイン間に流れる電流を一定値に制御することを特徴とする請求項3に記載の電磁ダンパ制御装置。

【請求項5】前記電流制限回路には、前記定電圧素子が 生成する定電圧を設定する設定回路を設けたことを特徴 40 とする請求項3又は4に記載の電磁ダンバ制御装置。

【請求項6】前記定電圧素子を構成するシャントレギュレータは、少なくとも、高電圧側に接続される第1端子と、低電圧側に接続される第2端子と、前記シャントレギュレータの動作の基準電圧を与える基準電圧端子とを有し、

前記電流制限回路には、前記基準電圧端子と前記第1端子又は前記第2端子との間に可変抵抗素子を接続して、前記シャントレギュレータが生成する定電圧を設定する 設定回路を設けたことを特徴とする請求項4に記載の電 磁ダンパ制御装置。

【請求項7】前記第1部材をステータとし、前記第2部 材をロータとして構成したモータと、

直線運動するシリンダと、前記シリンダに螺合する回転 部材によって該直線運動を回転運動に変換する運動変換 部材と、を備え、

前記回転部材を前記ロータ又は前記ステータのいずれか 一方に連結し、前記シリンダの移動によって前記モータ を回転させ、前記ロータ・ステータ間に作用する電磁力 10 を用いて減衰力を発生するようにした請求項1乃至6の いずれか一つに記載の電磁ダンパ制御装置。

【請求項8】前記第1部材をステータとし、前記第2部 材をロータとして構成したモータと、

前記ロータ又は前記ステータのいずれか一方に連結されたアーム部材と、前記ロータ又はステータの他方に連結された固定部材と、前記アーム部材と前記固定部材との間に介装した補助ダンパと、を備え、

前記アーム部材の揺動運動によって前記ロータ又は前記 ステータの一方を回転させ、前記モータに作用する電磁 20 力を用いて減衰力を発生するようにした請求項1乃至6 のいずれか一つに記載の電磁ダンパ制御装置。

【発明の詳細な説明】

[0001]

【発明が属する技術分野】本発明は、車両、建造物等に 用いられる電磁ダンパ制御装置に関し、特に外部電源を 加えることなく電磁ダンパの減衰力を制御することがで きる電磁ダンパ制御装置に関する。

[0002]

【従来の技術】従来、電磁ダンパは相対伸縮可能に設けられたシリンダとアウターを有し、シリンダの移動によってシリンダに備えられたナットがねじ山を有するボール軸を回転させることによって、ボール軸に接続されたモータの回転によって発生した起電力を用いて、モータに流れる電流を制御して、減衰力を発生させている。

【0003】この電流を制御する電磁ダンパ制御装置としては、モータから出力される電流をスイッチングするトランジスタのスイッチングのデューティ比を変化させることによって、電磁ダンパの誘導電圧を昇圧して、電磁ダンパに所望の減衰力が得られるようにしたものが提案されている(例えば、特開2001-311452号公報)。

[0004]

【発明が解決しようとする課題】前述した従来の電磁ダンパ制御装置では、このような制御をするための制御回路を動作させるために電源を必要としており、外部から電源を供給する必要があり、電源が遮断した状態では減衰特性が得られない問題があった。また、モータが発生する電圧に基づいて、制御プログラムによってスイッチングトランジスタのデューティ比を変化させているの

設定回路を設けたことを特徴とする請求項4に記載の電 50 で、電磁ダンパの減衰力を容易に変更することができな

(3)

10

30

かった。

【0005】本発明は、外部からの電源を必要とせず、 電磁ダンパに所望の減衰力を与えることができる電磁ダ ンパ制御装置を提供することを目的とする。

[0006]

【課題を解決するための手段】第1の発明は、磁石が取 り付けられた第1部材と、ソレノイドが取り付けられた 第2部材とが相対回転可能に組み合わされ、前記第1部 材と前記第2部材との相対回転運動によってソレノイド により誘起される電磁力を運動減衰力として利用する電 磁ダンパ用の電磁ダンパ制御装置において、前記第1部 材と前記第2部材との相対回転運動により前記ソレノイ ドに生じる電圧によって動作する電流制限素子を設け、 前記電流制限素子は、前記ソレノイドに生じる電圧に基 づいて、前記ソレノイドに流れる電流を所定の値に制御 して(例えば、ソレノイドに生じる電圧が所定値に至る と、ソレノイドに流れる電流を所定の一定値に制御し て)、前記電磁ダンパの減衰力を制御することを特徴と する。

【0007】第2の発明は、第1の発明において、前記 電磁ダンパ制御装置は、前記電流制限素子を備えた電流 制限回路が複数並列に接続されて構成され、前記電流制 限回路は、前記ソレノイドに流れる電流を所定の値に制 御する電圧が異なって設定されていることを特徴とす る。

【0008】第3の発明は、第1~第2の発明におい て、前記電磁ダンパ制御装置は、定電圧を生成する定電 圧素子と、前記ソレノイドに流れる電流を一定の値に制 御する電流制限素子とを備えた電流制限回路を含んで構 成され、前記ソレノイドに生じる電圧が所定の値に至る と前記定電圧素子が生成する一定の電圧を前記電流制限 素子に加えて、前記電流制限素子に流れる電流を一定の 値に制御することを特徴とする。

【0009】第4の発明は、第3の発明において、前記 定電圧素子はシャントレギュレータで構成され、前記電 流制限素子は電界効果トランジスタで構成されており、 前記ソレノイドに生じる電圧が所定の値を超えると前記 シャントレギュレータによって定電圧が生成され、該定 電圧を前記電界効果トランジスタのゲートに加えて、前 記電流制限素子のソース・ドレイン間に流れる電流を一 定値に制御することを特徴とする。

【0010】第5の発明は、第3又は第4の発明におい て、前記電流制限回路には、前記定電圧素子が生成する 定電圧を設定する設定回路を設けたことを特徴とする。

【0011】第6の発明は、第4の発明において、前記 定電圧素子を構成するシャントレギュレータは、少なく とも、高電圧側に接続される第1端子と、低電圧側に接 続される第2端子と、前記シャントレギュレータの動作 の基準電圧を与える基準電圧端子とを有し、前記電流制 第2 端子との間に可変抵抗素子を接続して、前記シャン トレギュレータが生成する定電圧を設定する設定回路を 設けたことを特徴とする。

【0012】第7の発明は、第1~第6の発明におい て、前記第1部材をステータとし、前記第2部材をロー タとして構成したモータと、直線運動するシリンダと、 前記シリンダに螺合する回転部材によって該直線運動を 回転運動に変換する運動変換部材と、を備え、前記回転 部材を前記ロータ又は前記ステータのいずれか一方に連 結し、前記シリンダの移動によって前記モータを回転さ せ、前記ロータ・ステータ間に作用する電磁力を用いて 減衰力を発生するようにした。

【0013】第8の発明は、第1~第6の発明におい て、前記第1部材をステータとし、前記第2部材をロー タとして構成したモータと、前記ロータ又は前記ステー タのいずれか一方に連結されたアーム部材と、前記ロー タ又はステータの他方に連結された固定部材と、前記ア ーム部材と前記固定部材との間に介装した補助ダンパ と、を備え、前記アーム部材の揺動運動によって前記ロ ータ又は前記ステータの一方を回転させ、前記モータに 作用する電磁力を用いて減衰力を発生するようにした。

設定することができる。

【発明の作用および効果】第1の発明では、磁石が取り 付けられた第1部材と、ソレノイドが取り付けられた第 2部材とが相対回転可能に組み合わされ、前記第1部材 と前記第2部材との相対回転運動によってソレノイドに より誘起される電磁力を運動減衰力として利用する電磁 ダンパ用の電磁ダンパ制御装置において、前記第1部材 と前記第2部材との相対回転運動により前記ソレノイド に生じる電圧によって動作する電流制限素子を設け、前 記電流制限素子は、前記ソレノイドに生じる電圧に基づ いて、前記ソレノイドに流れる電流を所定の値に制御し て、前記電磁ダンパの減衰力を制御するので、電磁ダン パ制御装置に外部から電源を加えることなく、簡単な回 路構成で電磁ダンパの減衰力を制御することができる。 【0015】第2の発明では、前記電磁ダンパ制御装置 は、前記電流制限素子を備えた電流制限回路が複数並列 に接続されて構成され、前記電流制限回路は、前記ソレ ノイドに流れる電流を所定の値に制御する電圧が異なっ て設定されているので、電磁ダンパの減衰力を多段階に

【0016】第3の発明では、前記電磁ダンパ制御装置 は、定電圧を生成する定電圧素子と、前記ソレノイドに 流れる電流を一定の値に制御する電流制限素子とを備え た電流制限回路を含んで構成され、前記ソレノイドに生 じる電圧が所定の値に至ると前記定電圧素子が生成する 一定の電圧を前記電流制限素子に加えて、前記電流制限 素子に流れる電流を一定の値に制御するので、電磁ダン パ制御装置に外部から電源を加えることなく、簡単な回 限回路には、前記基準電圧端子と前記第1端子又は前記 50 路構成で電磁ダンパの減衰力を制御することができる。

5

【0017】第4の発明では、前記定電圧素子はシャントレギュレータで構成され、前記電流制限素子は電界効果トランジスタで構成されており、前記ソレノイドに生じる電圧が所定の値を超えると前記シャントレギュレータによって定電圧が生成され、該定電圧を前記電界効果トランジスタのゲートに加えて、前記電流制限素子のソース・ドレイン間に流れる電流を一定値に制御するので、電磁ダンパ制御装置に外部から電源を加えることなく、簡単な回路構成で電磁ダンパの減衰力を制御することができる。

【0018】第5の発明では、前記電流制限回路には、前記定電圧素子が生成する定電圧を設定する設定回路を設けたので、簡単な回路構成で電磁ダンパの減衰力を容易に設定することができる。

【0019】第6の発明では、前記定電圧素子を構成するシャントレギュレータは、少なくとも、高電圧側に接続される第1端子と、低電圧側に接続される第2端子と、前記シャントレギュレータの動作の基準電圧を与える基準電圧端子とを有し、前記電流制限回路には、前記基準電圧端子と前記第1端子又は前記第2端子との間に可変抵抗素子を接続して、前記シャントレギュレータが生成する定電圧を設定する設定回路を設けたので、簡単な回路構成で電磁ダンパの減衰力を容易に設定することができる。

【0020】第7の発明では、前記第1部材をステータ とし、前記第2部材をロータとして構成したモータと、 直線運動するシリンダと、前記シリンダに螺合する回転 部材によって該直線運動を回転運動に変換する運動変換 部材と、を備え、前記回転部材を前記ロータ又は前記ス テータのいずれか一方に連結し、前記シリンダの移動に 30 よって前記モータを回転させ、前記ロータ・ステータ間 に作用する電磁力を用いて減衰力を発生するようにし、 第8の発明では、前記第1部材をステータとし、前記第 2部材をロータとして構成したモータと、前記ロータ又 は前記ステータのいずれか一方に連結されたアーム部材 と、前記ロータ又はステータの他方に連結された固定部 材と、前記アーム部材と前記固定部材との間に介装した 補助ダンパと、を備え、前記アーム部材の揺動運動によ って前記ロータ又は前記ステータの一方を回転させ、前 記モータに作用する電磁力を用いて減衰力を発生するよ うにしたので、電磁ダンパの構成によらず、電磁ダンパ に適切な減衰力を与えることができる。

[0:021]

【発明の実施の形態】以下、本発明の実施の形態について、図面に基づいて説明する。

【0022】図1は、本発明の電磁ダンパ制御装置が適用される電磁ダンパの構成を示す断面図である。

【0023】このダンパは、シリンダ1が筒状のアウター2の内部を摺動可能に収容されて構成されている。シリンダ1には、内部にネジ溝が設けられたナット3が、

シリンダ1との間で回転をしないように取り付けられている。また、アウター2の内部にはネジ山が設けられた軸(ボールネジ)4が回転自在に取り付けられている、このナット3とボールネジ4とは互いのネジ溝とネジ山とが係合して、ナット3がボールネジ4を回転させながら、シリンダ1が筒状のアウター2の内部を摺動可能なように取り付けられている。ボールネジ4は直流モータ5の回転軸に連結されている。モータ5は、内部に磁石とソレノイドを備えており、回転軸に設けられたソレノイドが磁石近傍を移動することで、ソレノイドにはモータの回転数に比例した誘導起電力が発生する。

【0024】このように構成された電磁ダンパでは、シリンダ1がアウター2内部を軸方向に摺動可能であり、シリンダ1がアウター2内部を移動するとナット3がボールネジ4に係合して、ボールネジ4を回転させながら移動する。そして、ボールネジ4の回転によって、モータ5が回転してモータ5に誘導起電力が発生する。

【0025】次に、この電磁ダンパを自動車に適用した 場合について説明する。自動車の車体側にアウター2を 20 取り付け、サスペンション側にシリンダ1を取り付け て、自動車に電磁ダンパを取り付けると、車体の上下運 動はシリンダ1とアウター2との伸縮運動となり、車体 の上下運動はボールネジ4の回転運動に変換される。そ して、モータ5の回転軸が車体の上下運動に合わせて回 転して、モータ5の回転軸(ボールネジ4)の回転数に 比例した誘導起電力がモータ5に発生し、モータ5に電 流が流れる。この誘導起電力に起因して、モータ5の回 転軸 (ボールネジ4) の回転方向と逆方向のトルクをモ - 夕5に発生させることができる。この回転方向と逆向 きのトルクは、電磁ダンパが発生する減衰力(荷重)と なり、モータ5に流れる電流量を可変することで、電磁 ダンパの減衰力を制御することができる。すなわち、モ ータ5に流れる電流が大きければ、モータ5に発生する 回転方向と逆方向のトルクは大きくなり、モータ5に流 れる電流が小さければ、モータ5に発生する回転方向と 逆方向のトルクは小さくなる。このように、電磁ダンパ は、モータ5をアクチュエータとして使用してシリンダ 1を動作させる場合と、逆の動作をするものである。

【0026】このような電磁ダンパは、オイルダンパと 40 比較して、シリンダの移動に基づくエネルギを回生する ことができる利点がある。また、ダンパに特別なセンサ を設けなくても、ダンパの動きを直接知ることができる (モータの回転数、回転方向によってダンパの動き(伸 縮方向、伸縮量)を検出することができる)。また、ダ ンパに油を用いないことから、油漏れが生じないオイル レスダンパとすることができる。また、従来のオイルダ ンパに比べ、制御性がよく、セミアクティブサスペンション等への応用が容易である。また、ダンパの減衰力を 容易に変更することができ、ダンパ用チューニングツー 50 ルへの応用が期待できる。

【0027】図2は、本発明の実施の形態の電磁ダンパ 制御回路の構成を示す回路図である。

【0028】モータ5の出力電圧は電磁ダンパ制御回路6に入力されており、電磁ダンパ制御回路6がモータ5に流れる電流を制御して、電磁ダンパの減衰力が制御される。

【0029】電磁ダンパ制御回路6は、モータ5からの出力電流の向きをそろえる半波整流回路7、電流制限回路10、11を逆電圧から保護する逆接続防止回路8、9、モータ5からの出力電流の大きさを制御する電流制 10 御回路10、11によって構成される。

【0030】モータ5が正方向(CW)に回転しているとき、モータ5には、端子Aを正とし端子Bを負とする起電力が発生しており、モータ5からの出力電流はIcw方向に流れる。この電流Icwは整流回路7を介してCW側電流制御回路10に流れる(I7)。また、モータ5からの電流Icwの一部は、整流回路7を介さずに逆接続防止回路9を流れてCW側電流制御回路10に至る(I9)。よって、モータ5が正方向(CW)回転中のモータ5の出力電流、すなわちCW側電流制御回路10に流れる電流Icwは

Icw = I7 + I9

となり、正方向に回転中のモータ5に流れる電流Icwの大きさはCW側電流制御回路10によって制御される。このとき逆接続防止回路9よって、CCW側電流制御回路11には電流が流れないように保護されているので、CCW側電流制御回路11は動作しない。

【0031】一方、モータ5が逆方向(CCW)に回転しているとき、モータ5には、端子Bを正とし端子Aを負とする起電力が発生しており、モータ5からの出力電 30流はIccw方向に流れる。この電流Iccwは整流回路7を介してCCW側電流制御回路11に流れる(I7)。また、モータ5からの電流Iccwの一部は、整流回路7を介さずに逆接続防止回路8を流れてCCW側電流制御回路11に至る(I8)。よって、モータ5が正方向(CCW)回転中のモータ5の出力電流、すなわちCW側電流制御回路11に流れる電流Iccwは

I ccw = I 7 + I 8

となり、この電流 I ccwの大きさはC C W 側電流制御回路 1 1 によって制御される。このとき逆接続防止回路 8 よって、C W 側電流制御回路 1 0 には電流が流れないように保護されているので、C W 側電流制御回路 1 0 は動作しない。

【0032】図3は、本発明の第1の実施の形態の電流 制御回路10、11の構成を示す回路図である。

【0033】この電流制限回路10、11は各々3つの ータ電流制限回路モジュール21、22、23(図中破線で ユレ囲まれている)が並列に接続されて構成されている。こ V1の各電流制限回路モジュールは等しい動作をするので、 (レ第1電流制限回路モジュール21についてその動作を説 50 る。

明し、他の電流制限回路モジュール22、23の動作の 説明は省略する。

【0034】モータ5が正方向(CW)又は逆方向(CCW)に回転することにより発生した起電力は、電流制御回路10、11に電圧Vmとして加えられる。電流制限回路モジュール21の正負の端子間にはVmを分圧する抵抗器VR1が接続されている。第1の実施の形態では、抵抗器VR1は可変抵抗器によって構成されており、分圧比を変更できるようにして、抵抗器VR1によって分圧された電圧V1を可変できるように構成されている。抵抗器VR1の可動接点と負側端子間にはシャントレギュレータRG1が接続されており、シャントレギュレータのアノード・カソード間の電圧を所定の基準電圧(レギュレート電圧)Vg1より上昇させないように制御している。

【0035】また、シャントレギュレータRG1には並列に抵抗器VR2が接続されており、シャントレギュレータのアノード・カソード間電圧を分圧して電界効果トランジスタFET1は電流制限回路モジュール21の正負端子間に接続されており、ソース・ドレイン間に流れる電流をゲート電圧V2によって制御して、電流制限回路モジュール21に流れる電流を制御する。この電界効果トランジスタには、応答速度が速いこと及びオン抵抗が小さいことから、パワーMOSFETを用いると好適である。

【0036】なお、シャントレギュレータRG1に代えてツェナーダーオードを使用してもよいが、レギュレート電圧(ツェナ電圧)のバラツキが大きく、温度変化によるツェナ電圧の変化が大きくなるので注意が必要である。

【0037】図4は、本発明の第1の実施の形態におけるモータ回転数と出力電圧Vmとの関係を示す特性図である。本図では横軸にモータ5の回転数を、縦軸にモータ5が発生する出力電圧Vmを表している。本図より、モータ5が回転すると、その発電作用によって、モータ5の回転数に比例した誘導起電力による出力電圧Vmが発生することが分かる。

【0038】図5は、本発明の第1の実施の形態におけるモータ出力電圧Vmと分圧された電圧V1との関係を示す特性図である。本図では横軸にモータ5が発生する出力電圧Vmを、縦軸にVR1によって分圧された電圧V1を表している。本図より、モータ5の回転によるモータ5の出力電圧Vmが徐々に高くなると、VR1によって設定された分圧比に従ってV1も上昇し、さらにモータ5の出力電圧Vmが増加して、V1がシャントレギュレータRG1のレギュレート電圧Vg1に達すると、V1はシャントレギュレータの作用によって一定電圧(レギュレート電圧)Vg1に抑えられることが分か

--

【0039】図中複数の線は、VR1によって設定され る分圧比が変化することによるV1-Vm特性の変化を 示し、図中右下側の線ほどVR1によって設定される分 圧比(V1/Vm)が小さい。すなわち、分圧比が小さ いほど、モータ5の出力電圧Vmが同じであっても、V R1によって分圧されて生じる電圧V1は低くなる。

【0040】図6は、本発明の第1の実施の形態におけ る分圧された電圧V1とゲート電圧V2との関係を示す 特性図である。本図では横軸にVR1によって分圧され た電圧V1を、縦軸にVR2によって分圧された電圧V 2を表している。本図より、モータ5の回転によるモー タ5の出力電圧 V mが上昇し、V1が徐々に高くなる と、VR2によって設定された分圧比に従ってV2も上 昇する。そして、さらにモータ5の出力電圧Vmが増加 して、V1がシャントレギュレータRG1のレギュレー ト電圧Vg1に達して、V1がシャントレギュレータの 作用によってレギュレート電圧Vg1に抑えられると、 V2もVR2によって設定された分圧比によって定めら れる電圧に抑えられることが分かる。

【0041】図中複数の線は、VR2によって設定され 20 る分圧比が変化することによるV2-V1特性の変化を 示し、図中右下側の線ほどVR2によって設定される分 圧比(V2/V1)が小さい。すなわち、分圧比が小さ いほど、V1が同じであっても、VR2によって分圧さ れて生じる電圧V2は低くなる。また、分圧比(V2/ V1)が小さくなると、V1が飽和したとき (V1=V) g1のとき)の電圧V2が低くなる。

【0042】図7は、本発明の第1の実施の形態におけ る電界効果トランジスタ(FET)の特性図である。本 図では横軸にドレイン・ソース間電圧(モータの出力電 30 圧Vm)を、縦軸にドレイン電流I1を表している。図 中複数の線はゲート電圧V2によるドレイン電流 I1の 変化を示し、上に描かれている線ほどゲート電圧(V 2) は大きくなる。

【0043】本図によれば、本実施の形態のFETはゲ ート電圧V2が高くなれば、飽和領域ではドレイン電流 I 1 が増加し、飽和領域ではドレイン・ソース間電圧 V mによらず、ドレイン電流 I 1 はほぼ一定となる特性を 有していることが分かる。すなわち、ドレイン・ソース 間電圧Vmによらず、ゲート電圧V2によってのみドレ イン電流 I 1 が制御される。

【0044】以下、前述した構成を有する電流制限回路 モジュール21の動作について説明する。

【0045】モータ5が回転すると、その発電作用によ って誘導起電力が発生し、出力電圧Vmが電流制限回路 10、11 (電流制限回路モジュール21) に加えられ る。この電流制限回路10、11に加えられる出力電圧 Vmはモータ5の回転数に比例する(図4)。シリンダ 1がアウター2中を徐々に速度を増して移動して、モー 器VR1によって分圧されたV1は、抵抗器VR1によ って設定された分圧比に従って、電圧Vmに比例して上 昇する(図5)。これに伴い、FET1のゲート電圧V 2も、抵抗器 V R 2 によって設定された分圧比に従っ て、抵抗器VR1によって分圧された電圧V1に比例し て上昇する(図6)。

【0046】さらに、モータ5の回転数が増加して、抵 抗器VR1によって分圧された電圧V1がレギュレート 電圧Vg1に達すると、シャントレギュレータRG1の 作用によって、電流制限回路10、11に加わる出力電 圧Vmがさらに上昇しても、抵抗器VR1によって分圧 された電圧V1はレギュレート電圧Vg1に制限され飽 和状態となる。同様に抵抗器VR2によって分圧された 電圧V2も、レギュレート電圧Vg1及びVR2で設定 される分圧比によって定まる上限値に制限され飽和状態 となる。

【0047】V2はFET1のゲート電圧なので、ゲー ト電圧V2が飽和していない状態では、ゲート電圧V2 に応じてドレイン電流 I 1 が流れる (図7)。すなわ ち、ゲート電圧V2が上昇するとFET1のドレイン電 流I1が増加して、モータ5に流れる電流Icwを増加さ せる。なお、ゲート電圧V2が極めて低い状態ではFE T1は動作せず、FET1の動作点を超えるゲート電圧 が加わるまでドレイン電流I1は流れない。また、ゲー ト電圧V2が飽和した状態では、ゲート電圧V2は一定 の電圧となり、ドレイン電流 I 1 は一定値となる。

【0048】すなわち、電流制限回路10、11に加わ るモータの出力電圧Vmが低いとき(Vmを分圧して生 成されたゲート電圧V2が極めて低いとき)にはドレイ ン電流Ilは流れないが、モータの出力電圧Vm(ゲー ト電圧V2) が上昇するとFET1のドレイン電流 I 1 が増加してモータ5に流れる電流Icwを増加させる。そ して、モータの出力電圧Vmがさらに上昇すると、ゲー ト電圧V2は一定の電圧に飽和して、FET1のドレイ ン電流 I 1 も一定値となる。

【0049】図8は、電流制限回路10、11の特性図 である。本図では横軸に電流制限回路に加えられる電圧 (モータの出力電圧Vm)を、縦軸に電流制限回路10 に流れる電流 I cw (又は、電流制限回路 1 1 に流れる電 流Iccw)を表している。

【0050】ドレイン電流 I1、I2、 I3 が飽和する 点で、Icwに変曲点があり、各変曲点の位置は抵抗器V R1~VR6によって、図上、上下左右に変更すること ができる。また、変曲点の数は電流制御回路内で並列に 接続される電流制限回路モジュールの数によって変化さ せることができる。

【0051】すなわち、電流制限回路モジュールの数及 び電流制限回路モジュール内の抵抗器VR1~VR6の 抵抗値を適宜調整することによって、変曲点の数及び位 タ5の回転数が増加し、Vmが徐々に高くなると、抵抗 50 置を任意に変化させることができ、モータ5に流れる電

流 I cwを任意に制御して、モータ 5 に生じる回転方向と 逆向きのトルクを制御することができる。

【0052】モータ5の回転数が増加すると、FET1 のゲート電圧V2が増加し、ドレイン電流I1が増加す る。そして、モータ5の回転数がさらに増加すると、F ET1のゲート電圧V2がレギュレート電圧Vg1に制 限されて、ドレイン電流IIが一定の電流値に飽和す る。そして、モータの出力電圧 V mがドレイン電流 I 1 の飽和電圧に達したときに (第1変曲点)、FET2の ゲート電圧が動作点を超えるように可変抵抗VR3を調 整する。すなわち、電流制限回路モジュール21に流れ る電流 (ドレイン電流 I 1) が飽和した後に、電流制限 回路モジュール22に電流 (ドレイン電流 I2) が流れ 始めるように電流制限回路モジュール22を調整する。 【0053】よって、第1変曲点までの間は第1電流制 限回路モジュールのみが動作して、FET1のドレイン 電流IIがモータ5に流れるので、モータ電流Icwは、 Icw = I1

となる。さらに、第1変曲点から第2変曲点までの間は、第1電流制限回路モジュールに流れる電流は飽和しているが、第2電流制限回路モジュールが動作して、FET2のドレイン電流I2もモータ5に流れるので、モータ電流Icwは、

I cw = I 2 + I 1 (飽和)

となる。さらに、第2変曲点から第3変曲点までの間は、第1電流制限回路モジュール及び第2電流制限回路モジュールに流れる電流は飽和しているが、第3電流制限回路モジュールが動作して、FET3のドレイン電流 I3もモータ5に流れるので、モータ電流 Icwは、

Icw= I 3 + I 2 (飽和) + I 1 (飽和)

となる。さらに、第3変曲点を過ぎてからは、第1電流制限回路モジュール、第2電流制限回路モジュール及び第3電流制限回路モジュールに流れる電流が飽和しているので、モータ電流 I cwは、

Icw= I3(飽和)+I2(飽和)+I1(飽和)となる。

【0054】次に、電流制限回路10、11の特性図(図8)における変曲点の位置の移動について説明する。以下、第1変曲点の移動について説明するが、他の変曲点もは同様に移動させることができるの、他の変曲点についての説明は省略する。

【0055】前述したように、VR1によって設定される分圧比(V1/Vm)が変化することによってV1-Vm特性が変化する(図5)。すなわち、VR1による分圧比が小さいほど、V1が飽和するときのモータ5の出力電圧Vmが大きくなり、分圧比が大きいほど、V1が飽和するときのモータ5の出力電圧Vmが小さくなる。つまり、VR1による分圧比が小さいほど変曲点は図中右側に移動し、分圧比が大きいほど変曲点は図中左側に移動する。

【0056】また、VR2によって設定される分圧比(V2/V1)が変化することによって、V2-V1特性が変化する(図6)。すなわち、VR2による分圧比が小さいほど、V2の飽和電圧が小さくなり、VR2による分圧比が大きいほど、V2の飽和電圧が大きくなる。つまり、VR2による分圧比が小さいほど変曲点は図中下側に移動し、分圧比が大きいほど変曲点は図中上側に移動する。

【0057】このように、第1の実施の形態の電磁ダンパ制御回路によると、モータ5が発生した電圧を分圧してFET1に流れるドレイン電流I1を制御するように構成したので、外部から電源を供給することなく、電磁ダンパによる減衰力を制御することができる。また、電流制限回路モジュール内の抵抗器を調整することで、電流制限回路モジュールの電流一電圧特性を変化させることができ、電磁ダンパによる減衰力を容易に制御することができる。また、電磁ダンパ制御回路を複数の電流制限回路モジュールを並列に接続して構成したので、電磁ダンパの動作速度(モータ5の回転数)によって、所望の減衰力を得ることができる。

【0058】図9は、本発明の第2の実施の形態の電流制御回路10、11内の電流制限回路モジュールの構成を示す回路図である。この第2の実施の形態では、前述した第1の実施の形態(図3)と異なり、シャントレギュレータに加えられる基準電圧を変えることによって、シャントレギュレータのレギュレート電圧を可変することができるものである。なお、電流制限回路モジュール以外の電流制御回路10、11内の構成は、前述した第1の実施の形態と同じであるため、その説明は省略する。

【0059】モータ5が正方向(CW)又は逆方向(C CW)に回転することにより発生した起電力は、電流制 御回路の電流制限回路モジュール24に出力電圧Vmと して加えられる。電流制限回路モジュール24の正負の 端子間にはVmを分圧する抵抗器VR7が接続されてい る。第2の実施の形態では、抵抗器VR7は可変抵抗器 によって構成されており、分圧比を変更できるようにし て、抵抗器VR7によって分圧された電圧V7を可変で きるように構成されている。抵抗器 VR7の可動接点と 負側端子間とのにはシャントレギュレータRG4が接続 されており、シャントレギュレータのアノード・カソー ド間の電圧を、基準電圧によって定まる所定のレギュレ ート電圧Voより上昇させないように制御している。シ ャントレギュレータRG4の基準電圧端子と電流制限回 路モジュール24の負端子側との間には抵抗器Rが接続 され、シャントレギュレータRG4の基準電圧端子と抵 抗器VR7の可動接点との間には可変抵抗器VR9が接 続されている。この可変抵抗器VR9と抵抗器Rとによ って、Vmを分圧した電圧であるV7を分圧することで 50 シャントレギュレータに加える基準電圧Vg4を生成し

30

13

ている。すなわち、可変抵抗器VR9を可変することによって、V7の分圧比が変化して、シャントレギュレータに加わる基準電圧Vg4が変化する。

【0060】また、シャントレギュレータRG4には並列に抵抗器VR8が接続されており、シャントレギュレータのアノード・カソード間電圧を分圧して電界効果トランジスタFET4のゲート電圧V9を生成している。電界効果トランジスタFET4は電流制限回路モジュール24の正負端子間に接続されており、ドレイン電流I4をゲート電圧V9によって制御して、電流制限回路モ10ジュール24に流れる電流を制御する。

【0061】以下、第2の実施の形態の電流制限回路モジュール24の動作について説明する。

【0062】モータ5が回転すると、その発電作用によって誘導起電力が発生し、出力電圧Vmが電流制限回路10、11(電流制限回路モジュール24)に加えられる。この電流制限回路モジュール24に加えられる出力電圧Vmはモータ5の回転数に比例して増加する。そして、シリンダ1がアウター2中を徐々に速度を増して移動して、モータ5の回転数が増加し、Vmが徐々に高くなると、抵抗器VR7によって分圧されたV7は、抵抗器VR7によって設定された分圧比に従って、電圧Vmに比例して上昇する。これに伴い、FET4のゲート電圧V9も、抵抗器VR8によって設定された分圧比に従って、抵抗器VR8によって設定された分圧比に従って、抵抗器VR7によって分圧された電圧V7に比例して上昇する。

【0063】さらに、モータ5の回転数が増加して、抵抗器 V R 7 によって分圧された電圧 V 7 がレギュレート電圧 V o に達すると、シャントレギュレータ R G 4 の作用によって、電流制限回路モジュール 2 4 に加わる電圧 30 V mがさらに上昇しても、抵抗器 V R 7 によって分圧された電圧 V 7 はレギュレート電圧 V o に制限され飽和状態となる。同様に抵抗器 V R 8 によって分圧された電圧 V 9 も、レギュレート電圧 V o 及び V R 8 で設定される分圧比によって定まる上限値に制限されと飽和状態となる。このシャントレギュレータのレギュレート電圧 V o はシャントレギュレータの基準電圧端子に加えられる電圧及び基準電圧端子に接続される抵抗比(V R 9 / R)によって定まる、例えば、レギュレート電圧 V o は、V o = (1+V R 9 / R) V g 4

によって与えられるレギュレート電圧を発生するシャントレギュレータが提供されており(例えば、TL431)、可変抵抗の抵抗値VR9を変化させることで、シャントレギュレータのレギュレート電圧Voを変化させることができる。

【0064】 V9はFET4のゲート電圧なので、ゲート電圧V9が飽和していない状態では、ゲート電圧V9に応じてドレイン電流 I4が流れる。すなわち、ゲート電圧V9が上昇するとFET4のドレイン電流 I4が増加して、モータ5に流れる電流 Icwを増加させる。

【0065】このように、第2の実施の形態では、シャントレギュレータの基準電圧を変えることによって、レギュレート電圧Voを変化させることができ、FET4のゲート電圧の調整範囲が広がるので、ドレイン電流の調整範囲が広くなり、図8に示すIcw(又はIccw)変曲点の調整範囲を広することができる。よって、電磁ダンパの減衰力を設定できる範囲が広くなる。

【0066】図10は、本発明の電磁ダンパ制御装置が 適用される別な電磁ダンパの構成を示す図である。

【0067】図10に示す電磁ダンパは、前述したシリンダが直線運動をする電磁ダンパ(図1)と異なり、ヒンジのような揺動運動をする部位に適用されるものである。

【0068】図10に示す電磁ダンパは、固定部31と可動部32とが、モータ33を介して相対的に回動可能に接続されて構成されている。モータ33は、内部に磁石とソレノイドを備えており、回転軸に設けられたソレノイドが磁石近傍を移動することで、ソレノイドにはモータの回転速度に比例した誘導起電力が発生する。すなわち、モータの本体ケース(ステータ)が固定部31に取り付けられており、モータの回転軸(ロータ)が可動部32に取り付けられている。そして、可動部32が配定部31に対して相対移動するとモータ33に流れる電流を、本発明に係る電磁ダンパ制御回路で制御することによって、モータ33の回転方向と逆方向のトルクを制御して、揺動部の減衰力を制御することができる。

【0069】なお、この電磁ダンパでは、モータ33は大きなトルクを発生することが要求されるので、固定部31とか胴部32との間に補助的なダンパ34を設けてもよい。さらに、ダンパに並列にバネ35を設け、固定部31、可動部32を所定位置に保持するように構成するとよい。また、モータに減速機を設けてモータの発生するトルクを増幅して稼動部・固定部間に加えるように構成するとよい。

【0070】このように、図10に示す実施の形態では、直線運動を回転運動に変換する変換機構を設ける必要がないので、電磁ダンパを単純な構成とすることができる。

40 【図面の簡単な説明】

【図1】本発明の電磁ダンパ制御装置が適用される電磁ダンパの構成を示す断面図である。

【図2】本発明の実施の形態の電磁ダンパ制御回路の構成を示す回路図である。

【図3】本発明の第1の実施の形態の電流制御回路の構成を示す回路図である。

【図4】本発明の第1の実施の形態におけるモータ回転数と出力電圧Vmとの関係を示す特性図である。

【図5】本発明の第1の実施の形態におけるモータ出力 50 電圧Vmと分圧された電圧V1との関係を示す特性図で

(9)

特開2003-227543

16

ある。

【図6】本発明の第1の実施の形態における分圧された 電圧V1とゲート電圧V2との関係を示す特性図である。

15

【図7】本発明の第1の実施の形態におけるFETの特性図である。

【図8】本発明の第1の実施の形態の電磁ダンバ制御回路の特性図である。

【図9】本発明の第2の実施の形態の電流制限回路モジュールの構成を示す回路図である。

【図10】本発明の電磁ダンパ制御装置が適用される別な電磁ダンパの構成図である。

【符号の説明】

- 1 シリンダ
- 2 アウター
- 3 ナット
- 4 ボールネジ
- 5 モータ
- 6 電磁ダンパ制御回路
- 7 整流回路

8、9 逆接続防止回路

- 10 電流制限回路 (CW回転側)
- 11 電流制限回路(CCW回転側)
- 21 第1電流制限回路モジュール
- 22 第2電流制限回路モジュール
- 23 第3電流制限回路モジュール
- 24 電流制限回路モジュール
- 3 1 可動部
- 3 2 固定部
- 10 33 モータ
 - 34 ダンパ

VR1、VR2、VR3、VR7 可変抵抗器

VR4、VR5、VR6、VR8 可変抵抗器

RG1、RG2、RG3、RG4 シャントレギュレー

夕

FET1、FET2、FET3、FET4 電界効果ト

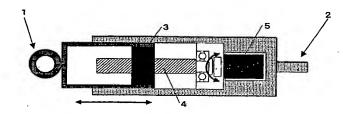
ランジスタ

R 抵抗器

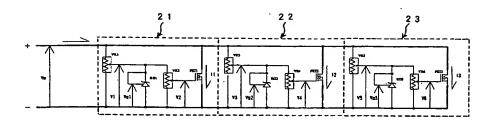
VR9 可変抵抗器

20

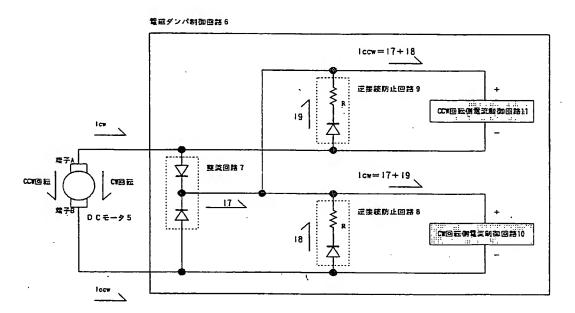
【図1】



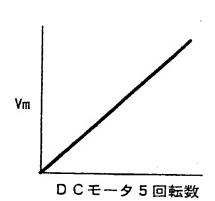
【図3】



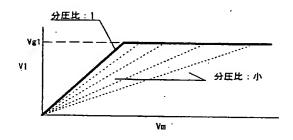
【図2】



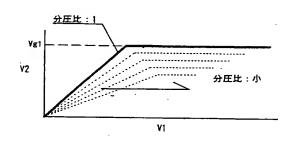
【図4】



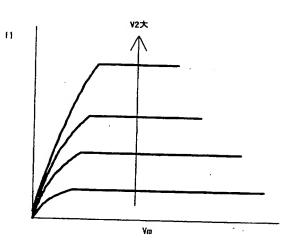
【図5】



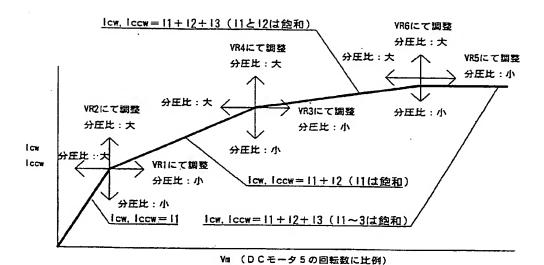
【図6】



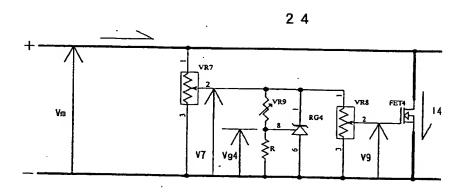
【図7】



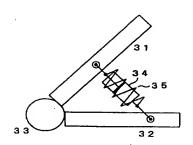
【図8】



【図9】



【図10】



フロントページの続き

(72)発明者 檜尾 幸司

東京都目黒区駒場四丁目6番1号 東京大学生産技術研究所内

(72)発明者 近藤 卓宏

東京都港区浜松町二丁目4番1号 世界貿 易センタービル カヤバ工業株式会社内

(72)発明者 山形 英城

東京都港区浜松町二丁目4番1号 世界貿 易センタービル カヤバ工業株式会社内

Fターム(参考) 3J048 AA07 AC08 BE09 EA36 EA38